



(43) 国際公開日
2006 年 3 月 9 日 (09.03.2006)

PCT

(10) 国際公開番号
WO 2006/025229 A1

- (51) 国際特許分類⁷⁾ **H04B 5/02, G06K 17/00, 19/07**
- (21) 国際出願番号: **PCT/JP2005/015260**
- (22) 国際出願日: **2005 年 8 月 23 日 (23.08.2005)**
- (25) 国際出願の言語: **日本語**
- (26) 国際公開の言語: **日本語**
- (30) 優先権データ:
特願2004-255183 2004 年 9 月 2 日 (02.09.2004) JP
- (71) 出願人 (米国を除く全ての指定国について): フェリ
カネットワークス株式会社 (FELICA NETWORKS,
INC.) [JP/JP]; 〒1410032 東京都品川区大崎 1 丁目
1 1 番 1 号 ゲートシティ大崎ウエストタワー Tokyo
(JP).
- (72) 発明者; および
- (75) 発明者/出願人 (米国についてのみ): 宮川 洋一 (MIYA-
GAWA, Yoichi) [JP/JP]; 〒1410032 東京都品川区大崎
1 丁目 1 1 番 1 号ゲートシティ大崎ウエストタワー
フェリカネットワークス株式会社内 Tokyo (JP). 鈴

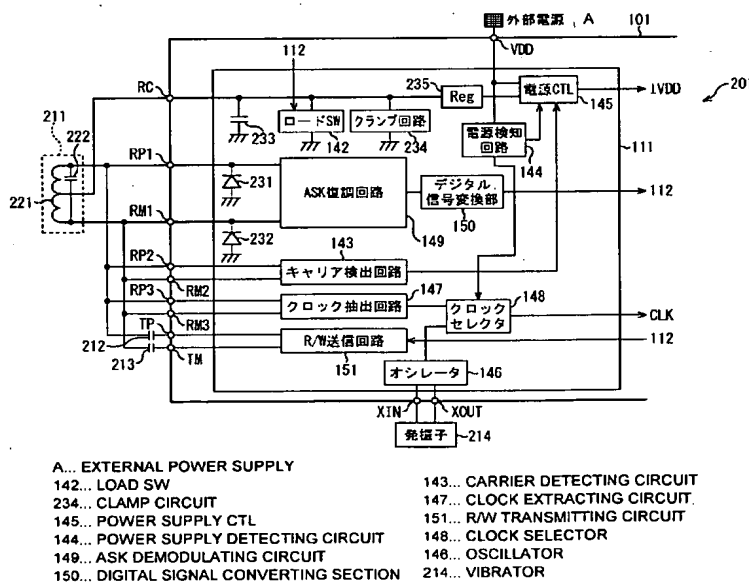
木 守 (SUZUKI, Mamoru) [JP/JP]; 〒1410032 東京都品川区大崎1丁目11番1号ゲートシティ大崎ウエストタワー フェリカネットワークス株式会社内 Tokyo (JP). 榎本和義 (ENOMOTO, Kazuyoshi) [JP/JP]; 〒1410032 東京都品川区大崎1丁目11番1号ゲートシティ大崎ウエストタワー フェリカネットワークス株式会社内 Tokyo (JP). 吉田 祐子 (YOSHIDA, Yuko) [JP/JP]; 〒1410032 東京都品川区大崎1丁目11番1号ゲートシティ大崎ウエストタワー フェリカネットワークス株式会社内 Tokyo (JP).

- (74) 代理人: 稲本 義雄 (INAMOTO, Yoshio); 〒1600023 東京都新宿区西新宿 7 丁目 11 番 18 号 711ビルディング 4 階 Tokyo (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BE, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, KE, KG, KM, KP, KR, KZ, LC, LK,

〔統葉有〕

- (54) Title:** SEMICONDUCTOR INTEGRATED CIRCUIT AND WIRELESS COMMUNICATION DEVICE

- (54) 発明の名称: 半導体集積回路および無線通信装置



- (57) Abstract:** A semiconductor integrated circuit and a wireless communication device the size of which can be reduced without marring the reception sensitivity and transmission efficiency. Communication with an external reader/writer and an external non-contact IC card is performed through a common antenna (211). The signal received through the antenna (211) from the external reader/writer or external non-contact IC card is supplied to an ASK demodulating circuit (149) and demodulated. The signal received from the external reader/writer is full-wave rectified/smoothed by a full-wave rectifying/smoothing circuit composed of diodes (231, 232) and a capacitor (233). The power obtained from the full-wave rectified/smoothed signal is fed to the portions of a semiconductor integrated circuit device (101). This invention is applicable to a portable telephone.

[統葉有]